GUIDE TO THE USE OF THE ARCHIQUIZ SOFTWARE

MAIN FEATURES OF THE SOFTWARE:

Once downloaded and extracted the folder you will find yourself in front of a html page nicknamed "ARCHIQUIZ



 31/07/2019 08:23
 Cartella di file

 31/07/2019 08:46
 Cartella di file

 31/07/2019 08:55
 Chrome HTML Do...
 1 KB

Double click and you will be on the start page.



Ideato e progettato da Gianluca Di Mauro, Gabriele Fichera e Mario Lo Giudice

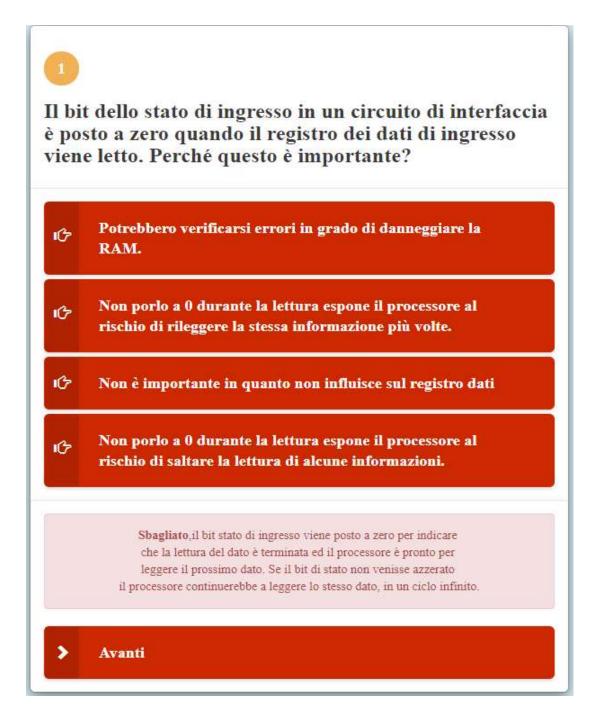


Select "start immediately", finding yourself on the chapter index page.

<u>01</u>	INTRODUZIONE AL CALCOLATORE Famiglie di Calcolatori, componenti funzionali, concetti operativi di base, rappresentazione dei numeri e operazioni aritmetiche, rappresentazione dei caratteri, considerazioni di efficienza, breve storia del calcolatore
02	ISTRUZIONI MACCHINA Memoria del calcolatore, operazioni di memoria, istruzioni macchina di base, modi di indirizzamento, linguaggio assemblativo, gestione di pila, gestione di Sottoprogramma, altre istruzioni macchina, trattamento di valori immediati a 32 bit, insiemi di istruzioni cisc, stili risc e cisc, codifica numerica di istruzione
03	OPERAZIONI DI INGRESSO E USCITA Accesso a dispositivo di 1/0, tecnica di interruzione
04	Software Processo Assemblativo, caricare ed eseguire programmi oggetto, il collegatore, librerie, il compilatore, il debugger, uso di un linguaggio di alto livello per operazioni di I/O, interazioni tra linguaggio assemblativo e linguaggio c, sistema operativo
<u>05</u>	STRUTTURA DI BASE DEL PROCESSORE Esecuzione di Istruzioni, componenti hardware, prelievo di Istruzioni e passi di esecuzione, segnali di controllo, controllo di tipo cablato, processori in stile cisc
06	INTRODUZIONE AL PIPELINING Organizzazione in Pipeline, problematiche del Pipelining, dipendenze di dato, ritardi della memoria, ritardi nei salti, limiti di Risorse, valutazione della prestazione, funzionamento superscalare, pipeline nei processori cisc
07	SISTEMA DI INGRESSO E USCITA Struttura bus, funzionamento del bus, arbitraggio, interfacce di I/O, standard di interconnessione
08	SISTEMA DI MEMORIA Memoria Ram a semiconduttori, memoria a sola lettura, tecnica di dma, gerarchia di memoria, memoria cache, considerazioni di prestazione, memoria virtuale, gestione della memoria, memoria di massa
<u>09</u>	Aritmetica <u>Addizionatore e sottrattore, progettazione di addizionatori veloci. Moltiplicazione di numeri senza segno, moltiplicazione di numeri con segno, moltiplicazioe veloce, divisione di interi, numeri e operazioni in virgola mobile, conversione da decimale a binario,</u>
11	ELABORAZIONE PARALLELA E PRESTAZIONI Multithreading Hardware, elaborazione vettoriale(simd), multiprocessori a memoria condivisa, coerenza di cache, multicalcolatori a scambio di messaggi, programmazione parallela per multiprocessori, modellazione della prestazione
A	ELEMENTI DI LOGICA DELLLA COMMUTAZIONE Funzioni logiche fodnamentali, sintesi di funzioni logiche, sintesi in forma minima, sintesi con porte universali,tecnologia microelettronica, bistabili e flip-flop, registro seriale-parallelo, contatore binario, decodificatore, multiplatore, componenti programmabili
MAYA	Aritmetica Maya Attualità e praticità dell'aritmetica Maya, simboli dell'abaco Maya, operazioni di base su abaco Maya

Once here it will be enough to select the chapter, which you wants to answer.

Each question has 4 answer options, once you have selected the answer you will be told, whether the answer is correct or not a brief theoretical explanation of what you have just requested.



Once the questions of the current chapter are finished, it will be possible to return to the index and select a new chapter to practice on.

