Interfacce di microprocessore

Lezione 10 di Sistemi dedicati

Docente: Giuseppe Scollo

Università di Catania
Dipartimento di Matematica e Informatica
Corso di Laurea Magistrale in Informatica, AA 2019-20

Indice

1. Interfacce di microprocessore
2. argomenti della lezione
3. riferimenti

seminario di Valentina Di Mauro (PDF)

- > interfacce mappate in memoria
 - > registro mappato in memoria
 - > mailbox con handshake
 - > code FIFO
 - > protocolli di handshake
 - > memoria condivisa
- > interfacce di coprocessore
- > flusso di progettazione di ASIP
- > interfacce di istruzioni custom

esempio: l'interfaccia di istruzioni custom Nios-II

riferimenti

letture raccomandate:

Schaumont, Ch. 11, Sect. 11.1.1-11.1.5, 11.2.0, 11.3.0-11.3.1, 11.3.3

per ulteriore consultazione:

Schaumont, Ch. 11, Sect. 11.1.6, 11.2.1-11.2.2, 11.3.2, 11.3.4

Nios II Custom Instruction User Guide, UG-N2CSTNST, 2017.12.22, Intel Corp.