

Bus e circuiti d'interfaccia, standard d'interconnessione (cenni)

Esercitazione 10 di Architettura degli elaboratori

Docenti: A-L: Giuseppe Scollo, M-Z: Christian Napoli

Università di Catania
Dipartimento di Matematica e Informatica
Corso di Laurea in Informatica, I livello, AA 2018-19

Indice

1. Bus e circuiti d'interfaccia, standard d'interconnessione (cenni)
2. argomenti dell'esercitazione
3. riferimenti

argomenti dell'esercitazione

in questa esercitazione si trattano:

- hardware necessario per l'accesso ai dispositivi di I/O
- funzionamento sincrono e asincrono del bus
- arbitraggio del bus
- circuiti di interfaccia
 - interfaccia parallela
 - interfaccia seriale
- cenni su standard d'interconnessione
USB, FireWire, PCI, SCSI, SATA, SAS, PCI Express

riferimenti

capitolo 7 del testo di riferimento, paragrafi 7.0-4 + cenni 7.5

ad accesso riservato:

- presentazione: cap. 7
- esercizi

altre fonti per consultazione:

- riferimenti a standard d'interconnessione nella presentazione del capitolo
- simulatori:
 - Simulatore di arbitraggio del bus (Java: R. Capuano)
 - PCI Bus Simulator (v. 1.0, Python: E. Faranda)