

Gestione di interruzioni ed eccezioni in architetture reali

Esercitazione 07 di Architettura degli elaboratori

Docenti: A-L: Giuseppe Scollo, M-Z: Christian Napoli

Università di Catania
Dipartimento di Matematica e Informatica
Corso di Laurea in Informatica, I livello, AA 2018-19

Indice

1. Gestione di interruzioni ed eccezioni in architetture reali
2. argomenti dell'esercitazione
3. riferimenti

in questa esercitazione si trattano:

- eccezioni
- inoltre si approfondiscono le seguenti applicazioni:
 - I/O con interruzioni nei processori NIOS II, ARM, ColdFire, IA-32
 - esempi di programmi con uso delle interruzioni in tali processori
 - eccezioni nei processori NIOS II, ARM, ColdFire e IA-32

riferimenti

capitolo 3 del testo di riferimento: paragrafo 3.2.6 e approfondimenti applicativi 3.2-3

ad accesso riservato:

- presentazione: cap. 3, pp. 27-42
- esercizi

altre fonti per consultazione:

v. riferimenti dell'esercitazione 05 e della lezione 06