

Circuiti efficienti per l'aritmetica binaria

Lezione 12 di Architettura degli elaboratori

Docente: Giuseppe Scollo

Università di Catania
Dipartimento di Matematica e Informatica
Corso di Laurea in Informatica, I livello, AA 2016-17

1 di 4

Indice

1. Circuiti efficienti per l'aritmetica binaria
2. argomenti della lezione
3. riferimenti

2 di 4

in questa lezione si trattano:

- addizionatori con anticipo del riporto
- circuiti a matrice per la moltiplicazione
- moltiplicatore sequenziale
- circuito sequenziale e algoritmi per la divisione
- algoritmo di ricodifica di Booth per la moltiplicazione

capitolo 9, paragrafi 9.2-4, 9.6

ad accesso riservato:

- presentazione cap. 9, pp. 7-20, 32-34
- esercizi