

Circuiti efficienti per l'aritmetica binaria

Lezione 21 di Architettura degli elaboratori

Docente: Giuseppe Scollo

Università di Catania
Dipartimento di Matematica e Informatica
Corso di Laurea in Informatica, I livello, AA 2014-15

1 of 4

Indice

1. Circuiti efficienti per l'aritmetica binaria
2. argomenti della lezione
3. riferimenti

2 of 4

in questa lezione si trattano:

- addizionatori con anticipo del riporto
- circuiti a matrice per la moltiplicazione
- moltiplicatore sequenziale
- circuito sequenziale e algoritmi per la divisione
- algoritmo di ricodifica di Booth per la moltiplicazione

riferimenti

capitolo 9, paragrafi 9.2-4, 9.6

ad accesso riservato:

- presentazione cap. 9, pp. 7-20, 32-34
- esercizi

simulatori:

- Moltiplicatore binario sequenziale
(v. 1.0, Javascript/jQuery: G. Zappalà)
- Booth Algorithm Performer
(v. 1.0, Javascript/jQuery: P. Ganesio, P. Martello, A. Nicolosi)
- Moltiplicatore Sequenziale di Booth
(v. 1.0, Javascript/jQuery: A. Boudoudouh, M. Bongiovanni, W. Yang)
- Divisore binario
(v. 1.0, Javascript/jQuery: D. Cardillo, M. Nisi, O. Contarino)