

# Architetture RISC e CISC, modi di indirizzamento, ISA reali

## Lezione 08 di Architettura degli elaboratori

Docente: Giuseppe Scollo

Università di Catania  
Dipartimento di Matematica e Informatica  
Corso di Laurea in Informatica, I livello, AA 2014-15

### Indice

1. Architetture RISC e CISC, modi di indirizzamento, ISA reali
2. argomenti della lezione
3. riferimenti

in questa lezione si trattano:

- architetture di insiemi di istruzioni (ISA)
- memoria del calcolatore
- indirizzamento dei dati
- istruzioni macchina di base, notazione simbolica
- architetture RISC e CISC
- sequenza di esecuzione di istruzioni
- modi d'indirizzamento RISC fondamentali
- applicazioni dei modi d'indirizzamento con indice
- inoltre si approfondiscono le seguenti applicazioni:
  - architetture di famiglie di processori RISC e CISC reali: NIOS II, ColdFire, ARM, IA-32
  - modi d'indirizzamento NIOS II, ColdFire, ARM, IA-32

#### riferimenti

capitolo 2 del testo di riferimento, paragrafi 2.0-4 e approfondimenti applicativi A2.1-2

ad accesso riservato:

- presentazione: cap. 2, pp. 1-26
- esercizi