Chip di calcolo parallelo, multiprocessori, reti e griglie di calcolo

Lezione 24 di Architettura degli elaboratori

Docente: Giuseppe Scollo

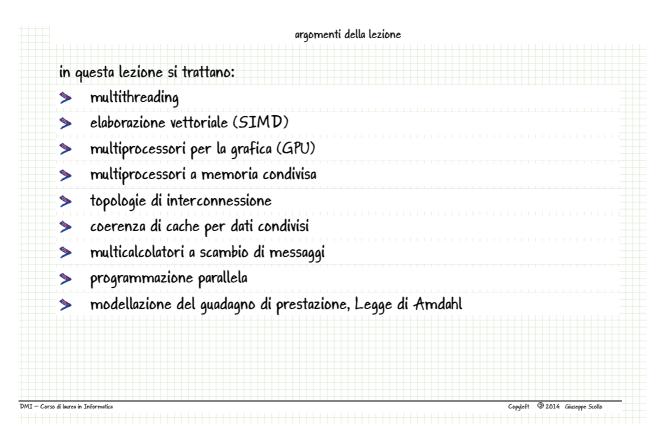
Università di Catania Dipartimento di Matematica e Informatica Corso di Laurea in Informatica, I livello, AA 2013-14

1 of 4

Indice

- 1. Chip di calcolo parallelo, multiprocessori, reti e griglie di calcolo
- 2. argomenti della lezione
- 3. riferimenti

DMI - Corso di laurea in Informatica Copyleft ⊗ 2014 Giuseppe Scollo



3 of 4

riferimenti capitolo 11 del testo di riferimento ad accesso riservato: > presentazione: cap. 11, pp. 1-25 > esercizi altre fonti per consultazione: D. Kanter, Introduction to OpenCL (2010)