# Circuiti efficienti per l'aritmetica binaria

## Lezione 21 di Architettura degli elaboratori

Docente: Giuseppe Scollo

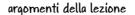
Università di Catania Dipartimento di Matematica e Informatica Corso di Laurea in Informatica, I livello, AA 2012-13

1 di 4

#### Indice

- 1. Circuiti efficienti per l'aritmetica binaria
- 2. argomenti della lezione
- 3. riferimenti

DMI - Corso di laurea in Informatica Copyleft © 2013 Giuseppe Scollo



# in questa lezione si trattano:

- > addizionatori con anticipo del riporto
- > circuiti a matrice per la moltiplicazione
- > moltiplicatore sequenziale
- > circuito sequenziale e algoritmi per la divisione

DMI - Corso di laurea in Informatica Copyleft ③ 2013 Giuseppe Scollo

riferimenti

capitolo 9, paragrafi 9.2-3, 9.6

## ad accesso riservato:

- presentazione cap. 9, pp. 7-14, 32-34
- > esercizi

DMI – Corso di laurea in Informatica Copyleft 2013 Giuseppe Scollo

3 di 4