

# Bus e circuiti d'interfaccia, standard d'interconnessione (cenni)

## Lezione 19 di Architettura degli elaboratori

Docente: Giuseppe Scollo

Università di Catania  
Dipartimento di Matematica e Informatica  
Corso di Laurea in Informatica, I livello, AA 2011-12

1 di 4

### Indice

1. Bus e circuiti d'interfaccia, standard d'interconnessione (cenni)
2. argomenti della lezione
3. riferimenti

2 di 4

in questa lezione si trattano:

- hardware necessario per l'accesso ai dispositivi di I/O
- funzionamento sincrono e asincrono del bus
- arbitraggio del bus
- circuiti di interfaccia
  - interfaccia parallela
  - interfaccia seriale
- cenni su standard d'interconnessione  
USB, FireWire, PCI, SCSI, SATA, SAS, PCI Express

#### riferimenti

capitolo 7 del testo di riferimento, paragrafi 7.0-4 + cenni 7.5-7

ad accesso riservato:

- presentazione: cap. 7
- esercizi

altre fonti per consultazione:

- documentazione del simulatore di arbitraggio del bus  
(Java: R. Capuano)
- riferimenti a standard d'interconnessione nella presentazione del capitolo