

Progettazione di microarchitetture cablate RISC e CISC

Lezione 15 di Architettura degli elaboratori

Docente: Giuseppe Scollo

Università di Catania
Dipartimento di Matematica e Informatica
Corso di Laurea in Informatica, I livello, AA 2012-13

1 di 4

Indice

1. Progettazione di microarchitetture cablate RISC e CISC
2. argomenti della lezione
3. riferimenti

2 di 4

in questa lezione si trattano:

- passi di prelievo ed esecuzione
 - istruzioni aritmetiche e logiche
 - istruzioni di trasferimento
 - istruzioni di salto
 - istruzioni di chiamata di sottoprogramma
- ritardo della memoria
- segnali di controllo
- controllo cablato in microarchitetture RISC
- microarchitetture CISC a controllo cablato

capitolo 5 del testo di riferimento, paragrafi 5.4-7.1

ad accesso riservato:

- presentazione: cap. 5, pp. 19-38
- esercizi