

# Elaborazione parallela, multiprocessori e reti di calcolo

## Lezione 24 di Architettura degli elaboratori

Docente: Giuseppe Scollo

Università di Catania  
Dipartimento di Matematica e Informatica  
Corso di Laurea in Informatica, I livello, AA 2011-12

1 di 4

### Indice

1. Elaborazione parallela, multiprocessori e reti di calcolo
2. argomenti della lezione
3. riferimenti

2 di 4

in questa lezione si trattano:

- multithreading
- elaborazione vettoriale (SIMD)
- multiprocessori per la grafica (GPU)
- multiprocessori a memoria condivisa
- topologie di interconnessione
- coerenza di cache per dati condivisi
- multicalcolatori a scambio di messaggi
- modellazione del guadagno di prestazione, Legge di Amdahl

riferimenti

capitolo 12 del testo di riferimento, paragrafi 12.0-5, 12.7-8

ad accesso riservato:

- presentazione: cap. 12
- esercizi

altre fonti per consultazione:

- D. Kanter, *Introduction to OpenCL* (2010)