

Memoria secondaria. Circuiti efficienti per l'aritmetica binaria

Lezione 22 di Architettura degli elaboratori

Docente: Giuseppe Scollo

Università di Catania
Dipartimento di Matematica e Informatica
Corso di Laurea in Informatica, I livello, AA 2011-12

1 di 4

Indice

1. Memoria secondaria. Circuiti efficienti per l'aritmetica binaria
2. argomenti della lezione
3. riferimenti

2 di 4

in questa lezione si trattano:

- memoria secondaria
 - dischi magnetici
 - dischi ottici
- circuiti efficienti per l'aritmetica binaria
 - addizionatori con anticipo del riporto
 - circuiti per la moltiplicazione
 - algoritmo di ricodifica di Booth
 - ricodifica bit-pair

riferimenti

capitolo 8 del testo di riferimento, paragrafi 8.10-11

capitolo 9, paragrafi 9.2-5.1

ad accesso riservato:

- presentazione: cap. 8, pp. 44-53 presentazione cap. 9, pp. 7-24
- esercizi cap. 8
- esercizi cap. 9