

Memorie cache, miglioramento delle prestazioni

Lezione 21 di Architettura degli elaboratori

Docente: Giuseppe Scollo

Università di Catania
Dipartimento di Matematica e Informatica
Corso di Laurea in Informatica, I livello, AA 2011-12

1 di 4

Indice

1. Memorie cache, miglioramento delle prestazioni
2. argomenti della lezione
3. riferimenti

2 di 4

in questa lezione si trattano:

- tecniche d'uso della cache
- corrispondenza con gli indirizzi di memoria
 - cache a corrispondenza diretta
 - cache a corrispondenza associativa
 - cache a corrispondenza associativa a gruppi
- algoritmi di sostituzione: LRU
- prestazioni
 - stima del guadagno di prestazione
 - miglioramento del guadagno di prestazione

riferimenti

capitolo 8 del testo di riferimento, paragrafi 8.6-7

ad accesso riservato:

- presentazione: cap. 8, pp. 26-43
- esercizi