

Progettazione di microarchitetture cablate

Lezione 16 di Architettura degli elaboratori

Docente: Giuseppe Scollo

Università di Catania
Dipartimento di Matematica e Informatica
Corso di Laurea in Informatica, I livello, AA 2011-12

1 di 4

Indice

1. Progettazione di microarchitetture cablate
2. argomenti della lezione
3. riferimenti

2 di 4

in questa lezione si trattano:

- > passi di prelievo ed esecuzione
 - > istruzioni aritmetiche e logiche
 - > istruzioni di trasferimento
 - > istruzioni di salto
 - > istruzioni di chiamata di sottoprogramma
- > ritardo della memoria
- > segnali di controllo
- > generazione dei segnali di controllo
- > controllo del percorso dati
- > controllo dell'interfaccia processore-memoria

riferimenti

capitolo 5 del testo di riferimento, paragrafi 5.4-6

ad accesso riservato:

- > presentazione: cap. 5, pp. 19-32
- > esercizi