

Software di supporto. Struttura del processore, microarchitettura

Lezione 15 di Architettura degli elaboratori

Docente: Giuseppe Scollo

Università di Catania
Dipartimento di Matematica e Informatica
Corso di Laurea in Informatica, I livello, AA 2011-12

1 di 4

Indice

1. Software di supporto. Struttura del processore, microarchitettura
2. argomenti della lezione
3. riferimenti

2 di 4

in questa lezione si trattano:

- software per l'elaborazione di programmi assemblativi
assemblatori, collegatori, caricatori, compilatori, *debugger*
- struttura di base del processore
- organizzazione hardware multistadi
- esecuzione di istruzioni macchina
schema di esecuzione di istruzioni RISC in cinque passi
- componenti hardware
 - *banco di registri, unità aritmetica-logica*
 - *organizzazione a cinque stadi*
 - *percorso dati*
 - *sezione di prelievo*

riferimenti

capitolo 4 del testo di riferimento, paragrafi 4.0-6

capitolo 5, paragrafi 5.0-3

ad accesso riservato:

- *presentazione cap. 4*
presentazione cap. 5, pp. 1-18
- *esercizi cap. 4*
esercizi cap. 5