

I/O, interruzioni ed eccezioni in architetture reali

Lezione 14 di Architettura degli elaboratori

Docente: Giuseppe Scollo

Università di Catania
Dipartimento di Matematica e Informatica
Corso di Laurea in Informatica, I livello, AA 2011-12

1 di 4

Indice

1. I/O, interruzioni ed eccezioni in architetture reali
2. argomenti della lezione
3. riferimenti

2 di 4

in questa lezione si trattano:

- esempi di I/O con uso delle interruzioni
 - programmi in stile RISC
 - programmi in stile CISC
- eccezioni
- inoltre si approfondiscono le seguenti applicazioni:
 - I/O con interruzioni nei processori NIOS II, ARM, ColdFire e IA-32
 - eccezioni nei processori NIOS II, ARM, ColdFire e IA-32

riferimenti

capitolo 3 del testo di riferimento, paragrafi 3.2.5-6 e approfondimenti applicativi 3.2-3

ad accesso riservato:

- presentazione: cap. 3, pp. 19-42
- esercizi

altre fonti per consultazione:

v. riferimenti della lezione 12