

Istruzioni macchina, architetture RISC e CISC

Lezione 09 di Architettura degli elaboratori

Docente: Giuseppe Scollo

Università di Catania
Dipartimento di Matematica e Informatica
Corso di Laurea in Informatica, I livello, AA 2011-12

Indice

1. Istruzioni macchina, architetture RISC e CISC
2. argomenti della lezione
3. riferimenti

in questa lezione si trattano:

- architetture di insiemi di istruzioni (ISA)
- memoria del calcolatore
- indirizzamento dei dati
- istruzioni macchina di base, notazione simbolica
- architetture RISC e CISC
- sequenza di esecuzione di istruzioni
- inoltre si approfondiscono le seguenti applicazioni:
 - *architetture di famiglie di processori RISC e CISC reali:*
NIOS II, ColdFire, ARM, IA-32

riferimenti

capitolo 2 del testo di riferimento, paragrafi 2.0-3 e approfondimento applicativo 2.1

ad accesso riservato:

- presentazione: cap. 2, pp. 1-19
- esercizi